

Roma, 10/02/2020

Avviso di ricerca e selezione di personale

La **Fondazione Ugo Bordoni** (FUB), riconosciuta dalla Legge 3/2003 come Istituzione di Alta Cultura e Ricerca soggetta alla vigilanza del Ministero dello Sviluppo Economico, nell'ambito delle attività di supporto alla Pubblica Amministrazione nel campo dell'ICT e, in particolare, nell'ambito della valutazione e certificazione delle infrastrutture strategiche (CVCN), è alla ricerca di:

- **n. 1 laureato di secondo livello in Ingegneria Elettronica e con comprovata esperienza lavorativa nel settore dell'Hardware security**

Per la figura sopra indicata è previsto un contratto full-time a tempo determinato che potrà successivamente essere trasformato in tempo indeterminato. L'inquadramento nel C.C.N.L. Confapi ad un livello commisurato all'esperienza lavorativa maturata nel settore oggetto delle selezioni e applicazione del contratto integrativo FUB che aggiunge, alla retribuzione lorda annua, buoni pasto giornalieri e un'assicurazione sanitaria integrativa con un'ampia copertura.

- **n. 2 laureati di secondo livello in Ingegneria Elettronica** da inserire con il ruolo di tecnico su progetti di Hardware security
- **n. 2 laureati di secondo livello in Informatica o Ingegneria Informatica** da inserire con il ruolo di tecnico su progetti di Sicurezza informatica
- **n. 1 laureato di secondo livello in Ingegneria delle Telecomunicazioni o Elettronica** da inserire con il ruolo di tecnico su progetti di Sicurezza delle reti di telecomunicazioni

Per le figure sopra elencate è previsto un contratto full-time a tempo determinato che potrà successivamente essere trasformato in tempo indeterminato. L'inquadramento contrattuale è al livello 6° del C.C.N.L. Confapi e applicazione del contratto integrativo FUB.

La retribuzione annua lorda è di circa 37.000 euro a cui si aggiungono, da contratto integrativo, buoni pasto giornalieri e un'assicurazione sanitaria integrativa con un'ampia copertura.

Per tutte le figure ricercate nel presente avviso la sede di lavoro è **Roma**.

Tutte le candidature devono essere inviate all'indirizzo selezioni.personale@fub.it entro e non oltre il **28/02/2020**, complete di:

- Curriculum Vitae (CV) in formato PDF/A. Il CV dovrà essere redatto in lingua italiana secondo lo standard del formato europeo, con espresso consenso al trattamento dei dati personali per le finalità connesse al presente avviso, ai sensi del D.Lgs. 196/2003 e s.m.i., e dichiarazione di veridicità effettuata ai sensi e per gli effetti del DPR 445/2000. Nel CV devono essere evidenti i requisiti formativi e professionali richiesti;
- certificato di laurea comprensivo dell'elenco degli esami con relativa votazione o, in alternativa, dichiarazione sostitutiva contenente l'elenco degli esami con relativa votazione;
- in caso di titoli di studio conseguiti all'estero deve essere allegata al CV la dichiarazione di equipollenza rilasciata dalla competente autorità.

La ricerca e selezione del personale della Fondazione avviene nel rispetto della normativa di riferimento e a garanzia dei principi di trasparenza, non discriminazione e parità di trattamento, secondo criteri e modalità di reclutamento approvati con apposito regolamento [consultabile sul sito Internet della FUB](#).

Nel caso dovessero emergere, entro i prossimi 2 anni, ulteriori necessità di ampliamento di organico delle stesse figure oggetto del presente avviso, la Fondazione potrà attingere alle graduatorie stilate per questa selezione.

A seguire le schede di dettaglio per ciascun profilo ricercato.

Figura professionale	Laureato di secondo livello in Ingegneria Elettronica e con comprovata esperienza lavorativa nel settore dell'Hardware Security
Numero di posizioni aperte	1 posizione aperta
Requisiti minimi	<ul style="list-style-type: none"> - Laurea Magistrale/Specialistica in Ingegneria Elettronica o specifica dell'ambito dei circuiti integrati analogici, digitali, mixed-signal e RF o equipollenti con voto non inferiore a 100/110.
Breve Descrizione	<p>La figura ricercata sarà inserita all'interno di progetti di Hardware Security, anche con ruolo di coordinamento, nell'ambito delle attività che la FUB svolge a supporto della Pubblica Amministrazione. In particolare la figura ricercata dovrà essere in possesso di competenze elettroniche/microelettroniche utili per contribuire ad attività quali:</p> <ul style="list-style-type: none"> - analisi di circuiti integrati analogici, digitali, mixed-signal e RF dal punto di vista sia funzionale sia topografico (layout); - misure digitali, analogiche e RF per la verifica della funzionalità sia di dispositivi elettronici sia di schede elettroniche; - reverse engineering dell' hardware; - valutazione e certificazione della sicurezza dell'hardware di componenti e sistemi ICT; - studio e applicazioni nell'ambito della sicurezza delle infrastrutture critiche, con particolare riferimento alle componenti hardware di reti TLC, dispositivi IoT e dispositivi per l'automazione e il controllo industriale (IACS).
Lingue	<ul style="list-style-type: none"> - Ottima conoscenza della lingua italiana; - buona conoscenza della lingua inglese.

<p>Competenze ed esperienze minime</p>	<p>Per la posizione ricercata sono considerate necessarie:</p> <ul style="list-style-type: none"> - conoscenza di base nel campo delle tecnologie elettroniche (e.g. BCD, CMOS, FinFet) sia FEOL e sia BEOL; - conoscenza ed esperienza pratica relativamente a: <ul style="list-style-type: none"> - software EDA relativi al design dei circuiti integrati; - utilizzo di ATE per circuiti integrati.
<p>Titoli, competenze e esperienze preferenziali</p>	<p>Per la valutazione della posizione ricercata sono considerati elementi preferenziali:</p> <ul style="list-style-type: none"> - dottorato di ricerca nell'ambito dell'analisi e/o progettazione e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - tesi di laurea magistrale/specialistica in ambito analisi e sintesi di circuiti integrati analogici o digitali o mixed-signal e RF; - master universitario di I e/o II livello in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - certificazioni di competenza in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF, emesse da aziende leader del settore o enti internazionali di riferimento; - esperienza lavorativa in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - verifica di lay-out e tape-out per almeno 1 circuito integrato analogico o digitale; - conoscenze ed esperienze pratiche relativamente a: <ul style="list-style-type: none"> - software EDA per front-end (Schematic, Simulation Control, Multi-Level Circuit Simulation, Waveform Viewing) e back-end (Layout Editor, DRC, LVS, Parasitic Extraction) dei circuiti integrati; - programmazione e testing di FPGA; - applicazione di un flusso di progettazione mediante CAD per il design di circuiti integrati e il loro tape-out; - utilizzo di vari PDK forniti da diverse Foundries Manufacture Silicon Wafers o Integrated Device Manufacturing.

	<ul style="list-style-type: none">- Automatic Test Equipment e probing di circuiti integrati in formato die e/o incapsulati;- design di architetture analogiche e/o digitali;- linguaggi di programmazione (e.g. C, C++, C#, Visual Basic, Python, Java, Matlab, Labview etc.).- certificazione della conoscenza della lingua inglese almeno a livello medio-alto.
--	---

Figura professionale	Laureato di secondo livello in Ingegneria Elettronica da inserire con il ruolo di tecnico su progetti di Hardware Security.
Numero di posizioni aperte	2 posizioni aperte
Requisiti minimi	<ul style="list-style-type: none"> - Laurea Magistrale/Specialistica in Ingegneria Elettronica o specifica dell'ambito dei circuiti integrati analogici, digitali, mixed-signal e RF o equipollenti con voto non inferiore a 100/110.
Breve Descrizione	<p>La figura ricercata sarà inserita all'interno di progetti di Hardware Security nell'ambito delle attività che la FUB svolge a supporto della Pubblica Amministrazione. In particolare la figura ricercata dovrà essere in possesso di conoscenze elettroniche/microelettroniche utili per contribuire ad attività quali:</p> <ul style="list-style-type: none"> - analisi di circuiti integrati integrati analogici, digitali, mixed-signal e RF dal punto di vista sia funzionale sia topografico (layout); - misure digitali, analogiche e RF per la verifica della funzionalità sia di dispositivi elettronici sia di schede elettroniche; - reverse engineering dell'hardware; - valutazione e certificazione della sicurezza dell'hardware di componenti e sistemi ICT; - studio e applicazioni nell'ambito della sicurezza delle infrastrutture critiche, con particolare riferimento a componenti hardware di reti TLC, dispositivi IoT e dispositivi per l'automazione e il controllo industriale (IACS).
Lingue	<ul style="list-style-type: none"> - Ottima conoscenza della lingua italiana; - buona conoscenza della lingua inglese.
Competenze ed esperienze minime	<p>Per la posizione ricercata sono considerate necessarie:</p> <ul style="list-style-type: none"> - conoscenza di base nel campo della tecnologie elettroniche (e.g. BCD, CMOS, FinFet); - conoscenze di:

	<ul style="list-style-type: none"> ○ software EDA; ○ strumentazione elettronica per il testing di circuiti integrati.
<p>Titoli, competenze e esperienze preferenziali</p>	<p>Per la valutazione della posizione ricercata sono considerati elementi preferenziali:</p> <ul style="list-style-type: none"> - Tesi di Laurea nell'ambito dell'analisi e/o progettazione o testing di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - conoscenze di: <ul style="list-style-type: none"> ○ software EDA per front-end (Schematic, Simulation Control, Multi-Level Circuit Simulation, Waveform Viewing) e back-end (Layout Editor, DRC, LVS, Parasitic Extraction) dei circuiti integrati; ○ programmazione di FPGA; ○ architetture circuitali analogiche e digitali; ○ linguaggi di programmazione (e.g. C, C++, C#, Visual Basic, Python, Java, Matlab, Labview, etc.); ○ certificazione della conoscenza della lingua inglese almeno a livello medio.

Figura professionale	Laureato di secondo livello in Informatica o Ingegneria Informatica da inserire con il ruolo di tecnico su progetti di Sicurezza informatica.
Numero di posizioni aperte	2 posizioni aperte
Requisiti minimi	<ul style="list-style-type: none"> - Laurea Magistrale/Specialistica in Ingegneria Informatica o in Informatica o specifica dell'ambito Cyber Security o equipollenti con voto non inferiore a 105/110. - Tesi di laurea e/o almeno due insegnamenti del percorso formativo in ambito Cyber Security (nel caso di laurea in Ingegneria Informatica o Informatica).
Breve Descrizione	<p>La figura ricercata sarà inserita all'interno di progetti di Cyber Security nell'ambito delle attività che la FUB svolge a supporto della Pubblica Amministrazione. In particolare la figura ricercata dovrà essere in possesso di competenze informatiche utili per contribuire ad attività quali:</p> <ul style="list-style-type: none"> - supporto su tematiche di cyber security nell'ambito di progetti strategici e di digitalizzazione della Pubblica Amministrazione; - studio e applicazioni nell'ambito della valutazione e certificazione della sicurezza di componenti e sistemi ICT; - studio e applicazioni nell'ambito della sicurezza delle infrastrutture critiche, con particolare riferimento a IoT e componenti per l'automazione e il controllo industriale (IACS).
Lingue	<ul style="list-style-type: none"> - Ottima conoscenza della lingua italiana; - buona conoscenza della lingua inglese.
Competenze ed esperienze minime	<p>Per la posizione ricercata sono considerate necessarie:</p> <ul style="list-style-type: none"> - conoscenza di base nel campo della Cyber Security; - conoscenza ed esperienza pratica relativamente a: <ul style="list-style-type: none"> o almeno un linguaggio tra C++, Java, Python e JavaScript;

	<ul style="list-style-type: none"> ○ sicurezza di sistemi operativi di tipo windows e linux-like.
<p>Titoli, competenze e esperienze preferenziali</p>	<p>Per la valutazione della posizione ricercata sono considerati elementi preferenziali:</p> <ul style="list-style-type: none"> - dottorato di ricerca in ambito Cyber Security; - tesi di laurea magistrale/specialistica in ambito Cyber Security; - tesi di laurea triennale in ambito Cyber Security; - master universitario di I e/o II livello in ambito Cyber Security; - certificazioni di competenza in ambito Cyber Security emesse da aziende leader del settore o enti internazionali di riferimento; - esperienza lavorativa in ambito Cyber Security, specialmente se relativa alla sicurezza e/o certificazione di componenti e sistemi ICT; - conoscenze ed esperienze pratiche relativamente a: <ul style="list-style-type: none"> - sviluppo software con utilizzazione di linguaggi di programmazione e tool di sviluppo quali C, Java, Python, Golang, GIT, Eclipse; - metodologie e strumenti di Vulnerability Assessment e Penetration Testing a livello di componenti e sistemi ICT; - reverse engineering di software e firmware; - tecnologie blockchain; - sicurezza di dispositivi in ambito IoT e/o in ambito automazione e controllo industriale (IACS); - sicurezza in ambito cloud; - strumenti automatizzati per la rilevazione e il contrasto di attacchi; - sicurezza di database SQL e No-SQL; - strumenti per l'esecuzione di test funzionali e test di carico; - sicurezza di sistemi operativi e applicazioni su dispositivi mobili; - sicurezza dell'hardware (vulnerabilità, tipi di attacchi, contromisure, piattaforme hardware sicure come TPM o similari). <p>E' inoltre gradita la conoscenza ed esperienza pratica di:</p>

- | | |
|--|---|
| | <ul style="list-style-type: none">- strumenti di supporto allo sviluppo collaborativo (es. Maven, Git);- tecnologie e framework open-source per Web Application (es. React, Apache, Tomcat, Django);- database SQL (es. MySQL, Postgres);- strumenti per test di unità, test funzionali e test di carico;- progettazione e design di Web Application;- tecnologie e metodologie per Big Data, Data Mining e Machine Learning;- database No-SQL (es. MongoDB, Redis);- tecnologie per la creazione di servizi cloud-native basati su container o micro-servizi;- strumenti per l'analisi dei processi. |
|--|---|

Figura professionale	Laureato di secondo livello in Ingegneria delle Telecomunicazioni o Elettronica da inserire con il ruolo di tecnico su progetti di Sicurezza delle reti di telecomunicazioni
Numero di posizioni aperte	1 posizione aperta
Requisiti minimi	<ul style="list-style-type: none"> - Laurea Magistrale/Specialistica in Ingegneria delle Telecomunicazioni o Elettronica o equipollenti;
Breve Descrizione	<p>La figura ricercata sarà inserita all'interno di progetti di Cyber Security nell'ambito delle attività che la FUB svolge a supporto della Pubblica Amministrazione. In particolare la figura ricercata dovrà essere in possesso di competenze di reti di telecomunicazioni per contribuire ad attività quali:</p> <ul style="list-style-type: none"> - supporto su tematiche di cyber security nell'ambito di reti di nuova generazione (architetture NFV, macchine fisiche); - studio e applicazioni nell'ambito della progettazione di reti 5G che fanno leva sui principi di "security by design";
Lingue	<ul style="list-style-type: none"> - ottima conoscenza della lingua italiana; - buona conoscenza della lingua inglese.
Competenze ed esperienze minime	<p>Per la posizione ricercata sono considerate necessarie:</p> <ul style="list-style-type: none"> - conoscenza dei protocolli Ethernet, MPLS, OSPF, BGP; - conoscenza di linguaggi di programmazione ad alto livello ai fini del controllo e della configurazione dell'infrastruttura di rete (es. Python); - conoscenza dell'architettura ETSI MANO - familiarità con reti di telecomunicazione e protocolli di accessi radio (LTE/5G NR); - conoscenza delle tematiche associate alle reti 5G: Cloud RAN, NFV, SDN, Mobile Edge Computing; <ul style="list-style-type: none"> - conoscenze specifiche nell'area NFV/SDN & Orchestration

	<ul style="list-style-type: none"> - familiarità con openstack, open VIM, Kubernetes o simili - conoscenza di Internet security in termini di “ security threats” ovvero “ main protection or mitigation techniques and primitives” - conoscenza di tipo “ cryptography and cryptographic protocols”
<p>Titoli, competenze e esperienze preferenziali</p>	<p>Per la valutazione della posizione ricercata sono considerati elementi preferenziali:</p> <ul style="list-style-type: none"> - dottorato di Ricerca affine al profilo ricercato <i>oppure</i> documentata esperienza professionale di almeno 3 anni su progetti IT; - master di II livello in campi attinenti al profilo ricercato; - certificazioni di sicurezza emesse da aziende leader del settore o enti internazionali.