

Roma, 04/06/2020

## Avviso di ricerca e selezione di personale

La **Fondazione Ugo Bordoni (FUB)**, riconosciuta dalla Legge 3/2003 come Istituzione di Alta Cultura e Ricerca soggetta alla vigilanza del Ministero dello Sviluppo Economico, nell'ambito delle attività di supporto alla Pubblica Amministrazione nel campo dell'ICT e, in particolare, nell'ambito della valutazione e certificazione delle infrastrutture strategiche (CVCN), è alla ricerca di **un laureato di secondo livello in Ingegneria Elettronica e con comprovata esperienza lavorativa nel settore dell'Hardware security**

Per la figura sopra indicata è previsto un contratto full-time con un inquadramento nel C.C.N.L. Confapi ad un livello commisurato all'esperienza lavorativa maturata nel settore oggetto delle selezioni. Il contratto prevede inoltre l'applicazione del contratto integrativo FUB.

Per la figura ricercata nel presente avviso la sede di lavoro è **Roma**.

Tutte le candidature devono essere inviate all'indirizzo [selezioni.personale@fub.it](mailto:selezioni.personale@fub.it) entro e non oltre il **06/07/2020**, complete di:

- Curriculum Vitae (CV) in formato PDF/A. Il CV dovrà essere redatto in lingua italiana secondo lo standard del formato europeo, con espresso consenso al trattamento dei dati personali per le finalità connesse al presente avviso, ai sensi del D.Lgs. 196/2003 e s.m.i., e dichiarazione di veridicità effettuata ai sensi e per gli effetti del DPR 445/2000. Nel CV devono essere evidenti i requisiti formativi e professionali richiesti;
- certificato di laurea comprensivo dell'elenco degli esami con relativa votazione o, in alternativa, dichiarazione sostitutiva contenente l'elenco degli esami con relativa votazione;
- in caso di titoli di studio conseguiti all'estero deve essere allegata al CV la dichiarazione di equipollenza rilasciata dalla competente autorità.

La ricerca e selezione del personale della Fondazione avviene nel rispetto della normativa di riferimento e a garanzia dei principi di trasparenza, non discriminazione e parità di trattamento, secondo criteri e modalità di reclutamento approvati con apposito regolamento consultabile sul sito Internet della FUB.

Nel caso dovessero emergere, entro i prossimi 2 anni, ulteriori necessità di ampliamento di organico delle stesse figure oggetto del presente avviso, la Fondazione potrà attingere alle graduatorie stilate per questa selezione.

A seguire la scheda di dettaglio del profilo ricercato.

<b>Figura professionale</b>	<b>Laureato di secondo livello in Ingegneria Elettronica e con comprovata esperienza lavorativa nel settore dell'Hardware Security</b>
<b>Numero di posizioni aperte</b>	1 posizione aperta
<b>Requisiti minimi</b>	<ul style="list-style-type: none"> <li>- Laurea Magistrale/Specialistica in Ingegneria Elettronica o specifica dell'ambito dei circuiti integrati analogici, digitali, mixed-signal e RF o equipollenti con voto non inferiore a 100/110.</li> </ul>
<b>Breve Descrizione</b>	<p>La figura ricercata sarà inserita all'interno di progetti di Hardware Security, anche con ruolo di coordinamento, nell'ambito delle attività che la FUB svolge a supporto della Pubblica Amministrazione. In particolare la figura ricercata dovrà essere in possesso di competenze elettroniche/microelettroniche utili per contribuire ad attività quali:</p> <ul style="list-style-type: none"> <li>- analisi di circuiti integrati analogici, digitali, mixed-signal e RF dal punto di vista sia funzionale sia topografico (layout);</li> <li>- misure digitali, analogiche e RF per la verifica della funzionalità sia di dispositivi elettronici sia di schede elettroniche;</li> <li>- reverse engineering dell' hardware;</li> <li>- valutazione e certificazione della sicurezza dell'hardware di componenti e sistemi ICT;</li> <li>- studio e applicazioni nell'ambito della sicurezza delle infrastrutture critiche, con particolare riferimento alle componenti hardware di reti TLC, dispositivi IoT e dispositivi per l'automazione e il controllo industriale (IACS).</li> </ul>
<b>Lingue</b>	<ul style="list-style-type: none"> <li>- Ottima conoscenza della lingua italiana;</li> <li>- buona conoscenza della lingua inglese.</li> </ul>

<p><b>Competenze ed esperienze minime</b></p>	<p>Per la posizione ricercata sono considerate necessarie:</p> <ul style="list-style-type: none"> <li>- conoscenza di base nel campo delle tecnologie elettroniche (e.g. BCD, CMOS, FinFet) sia FEOL e sia BEOL;</li> <li>- conoscenza ed esperienza pratica relativamente a:             <ul style="list-style-type: none"> <li>- software EDA relativi al design dei circuiti integrati;</li> <li>- utilizzo di ATE per circuiti integrati.</li> </ul> </li> </ul>
<p><b>Titoli, competenze e esperienze preferenziali</b></p>	<p>Per la valutazione della posizione ricercata sono considerati elementi preferenziali:</p> <ul style="list-style-type: none"> <li>- dottorato di ricerca nell'ambito dell'analisi e/o progettazione e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF;</li> <li>- tesi di laurea magistrale/specialistica in ambito analisi e sintesi di circuiti integrati analogici o digitali o mixed-signal e RF;</li> <li>- master universitario di I e/o II livello in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF;</li> <li>- certificazioni di competenza in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF, emesse da aziende leader del settore o enti internazionali di riferimento;</li> <li>- esperienza lavorativa in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF;</li> <li>- verifica di lay-out e tape-out per almeno 1 circuito integrato analogico o digitale;</li> <li>- conoscenze ed esperienze pratiche relativamente a:             <ul style="list-style-type: none"> <li>- software EDA per front-end (Schematic, Simulation Control, Multi-Level Circuit Simulation, Waveform Viewing) e back-end (Layout Editor, DRC, LVS, Parasitic Extraction) dei circuiti integrati;</li> <li>- programmazione e testing di FPGA;</li> <li>- applicazione di un flusso di progettazione mediante CAD per il design di circuiti integrati e il loro tape-out;</li> <li>- utilizzo di vari PDK forniti da diverse Foundries Manufacture Silicon Wafers o Integrated Device Manufacturing.</li> </ul> </li> </ul>

	<ul style="list-style-type: none"><li>- Automatic Test Equipment e probing di circuiti integrati in formato die e/o incapsulati;</li><li>- design di architetture analogiche e/o digitali;</li><li>- linguaggi di programmazione (e.g. C, C++, C#, Visual Basic, Python, Java, Matlab, Labview etc.).</li><li>- certificazione della conoscenza della lingua inglese almeno a livello medio-alto.</li></ul>
--	---