

Roma, 29/09/2022

Avviso di ricerca e selezione di personale

La **Fondazione Ugo Bordoni (FUB)**, Istituzione di Alta Cultura e Ricerca soggetta alla vigilanza del Ministero dello Sviluppo Economico riconosciuta dalla Legge 3/2003, è alla ricerca di **1 laureato** di secondo livello da inserire con il ruolo di **tecnico** su progetti di **Hardware security**.

Per la figura ricercata è previsto un contratto full-time a tempo determinato della durata di 12 mesi. L'inquadramento contrattuale è al livello 6° del C.C.N.L. Confapi e applicazione del contratto integrativo FUB.

La retribuzione annua lorda è di circa 38 mila euro a cui si aggiungono, da contratto integrativo, buoni pasto giornalieri e una Assicurazione sanitaria integrativa con un'ampia copertura.

La sede di lavoro è Roma.

Le candidature devono essere inviate all'indirizzo selezioni.personale@fub.it entro e non oltre il **28/10/2022**, complete di:

- *Curriculum Vitae (CV)* in formato PDF. Il CV dovrà essere redatto in lingua italiana secondo lo standard del formato europeo, con espresso consenso al trattamento dei dati personali per le finalità connesse al presente avviso, ai sensi del D.Lgs. 196/2003 e s.m.i., e dichiarazione di veridicità effettuata ai sensi e per gli effetti del DPR 445/2000. Nel CV devono essere evidenti i requisiti formativi e professionali richiesti;
- *certificato di laurea Magistrale comprensivo dell'elenco degli esami con relativa votazione* o, in alternativa, *dichiarazione sostitutiva* contenente l'elenco degli esami con relativa votazione;
- in caso di titoli di studio conseguiti all'estero deve essere allegata al CV la dichiarazione di equipollenza rilasciata dalla competente autorità.

La ricerca e selezione del personale della Fondazione avviene nel rispetto della normativa di riferimento e a garanzia dei principi di trasparenza, non discriminazione e parità di trattamento, secondo criteri e modalità di reclutamento approvati con apposito regolamento consultabile sul sito Internet della FUB.

I candidati che dimostrino di essere in possesso dei requisiti richiesti, come indicato nella *Tabella requisiti e titoli*, saranno chiamati a svolgere uno o più colloqui selettivi, volti a valutare il grado di competenza ed esperienza maturata, secondo quanto indicato nella *Tabella criteri di valutazione e punteggi*.

Tabella requisiti e titoli

Figura professionale	Tecnico di Hardware Security
Requisiti di ammissibilità	<ul style="list-style-type: none"> - Laurea Magistrale/Specialistica in Ingegneria Elettronica o specifica dell'ambito dei circuiti integrati analogici, digitali, mixed-signal e RF o equipollenti con voto non inferiore a 105/110.
Titoli Preferenziali	<ul style="list-style-type: none"> - dottorato di ricerca nell'ambito dell'analisi e/o progettazione e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - master universitario di I e/o II livello in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; - certificazioni di competenza in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF, emesse da aziende leader del settore o enti internazionali di riferimento;
Competenze ed esperienze	<ul style="list-style-type: none"> - conoscenza della lingua inglese con livello almeno B2 (il curriculum deve riportare l'autovalutazione della competenza linguistica secondo il quadro comune europeo per le lingue (QCER)) <p style="text-align: center;">COMPETENZE TECNICHE</p> <ol style="list-style-type: none"> 1. conoscenza di base nel campo delle tecnologie elettroniche (e.g. BCD, CMOS, FinFet) sia FEOL e sia BEOL; 2. conoscenza ed esperienza pratica relativamente a: <ol style="list-style-type: none"> a. software EDA relativi al design dei circuiti integrati; b. utilizzo di ATE per circuiti integrati. 3. esperienza lavorativa in ambito analisi e sintesi di circuiti integrati analogici e/o digitali e/o mixed-signal e RF; 4. verifica di lay-out e tape-out per almeno 1 circuito integrato analogico o digitale; 5. software EDA per front-end (Schematic, Simulation Control, Multi-Level Circuit Simulation, Waveform Viewing) e back-end (Layout Editor, DRC, LVS, Parasitic Extraction) dei circuiti integrati; 6. programmazione e testing di FPGA; 7. applicazione di un flusso di progettazione mediante CAD per il design di circuiti integrati e il loro tape-out;

	<p>8. utilizzo di vari PDK forniti da diverse Foundries Manufacture Silicon Wafers o Integrated Device Manufacturing.</p> <p>9. Automatic Test Equipment e probing di circuiti integrati in formato die e/o incapsulati;</p> <p>10. design di architetture analogiche e/o digitali;</p> <p>11. linguaggi di programmazione (e.g. C, C++, C#, Visual Basic, Python, Java, Matlab, Labview etc.)</p>
Esperienze in settori preferenziali	- esperienze lavorative attinenti al profilo ricercato

Tabella criteri di valutazione e punteggi

Requisito	Criterio di Valutazione	punteggio
Dottorato di ricerca	SI/NO	5
Master	SI/NO	2 per master 1° livello, 3 per master 2° livello
Certificazioni	SI/NO	1 per ogni certificazione riconosciuta
Conoscenza della lingua inglese	corrispondenza con i livelli del QCER	1 (B2), 2 (C1), 3 (C2)
Per ciascuna competenza	Valutazione qualitativa	da 0 a 3
Esperienza pregressa	1 punto per ogni anno di esperienza riconosciuta (fino ad un massimo di 5)	da 0 a 5